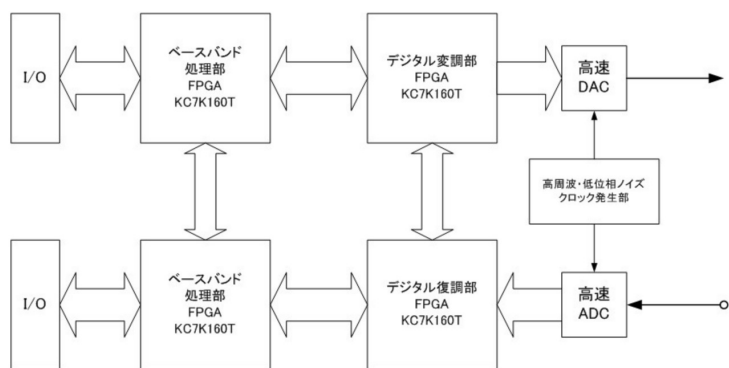
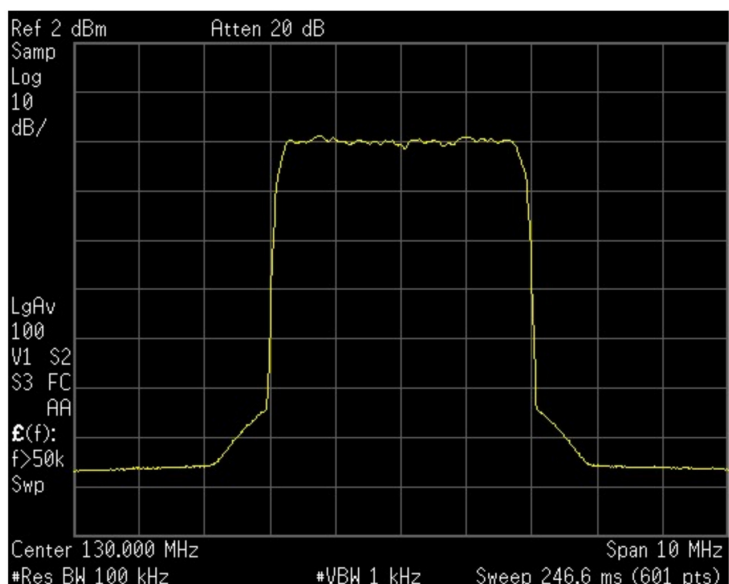


Digital Modulator & DeModulator Board

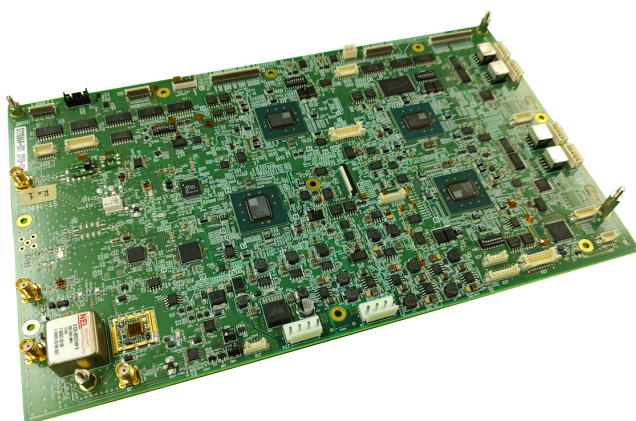
大規模FPGA搭載のデジタル信号処理基板です。
ご希望の仕様とご予算に合わせ設計が可能です。
詳細はお問い合わせください。



ブロック図



送信出力例



デジタル変調、復調

- SCPC
256QAM、64QAM、16QAM、FSK
- OFDM
256QAM、64QAM、16QAM、QPSK

機能

- TDD通信
- サンプリングレート変換
- 等化器
- マルチパスキャンセラ
- 遠隔ネットワーク監視

保有IP

- 誤り訂正器 リードソロモン、
畳み込み・ビタビデコーダ、LDPC

送信IF用DAC性能

- MAX800MHzサンプリング
- 量子化ビット数16bit
- 400MHz以下のIF出力
- 直交変調機能搭載
- イメージ除去ミキサー処理可能

受信IF用ADC性能

- MAX130MHzサンプリング
- 量子化ビット数16bit
- 130MHz以下のIF入力

上記代表例として